



信号及电源完整性解决方案



法动EDA系列解决方案

Faraday Dynamics

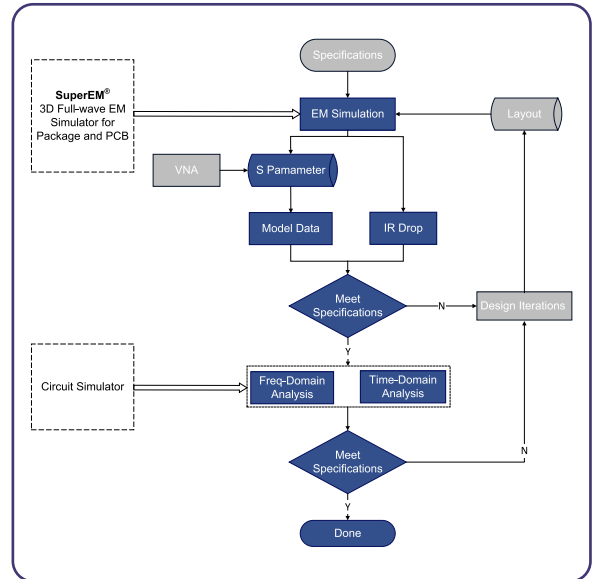
地址：杭州市钱塘区经济开发区白杨街道6号大街452号
电话：0571-88979233
邮编：310018
网址：www.faradynamics.com



介绍

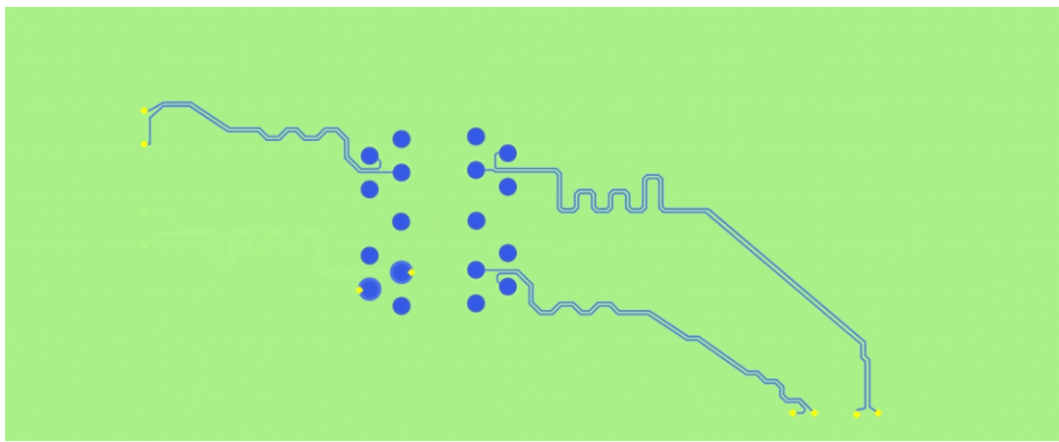
信号完整性用于评估信号在封装及电路板中的传输和反射情况，以确保信号质量在正常范围内。仿真通常包括时域仿真和频域仿真，前者可用于评估传输线上的波形和反射，后者可用于评估信号的频率响应和带宽。电源完整性仿真对电源系统的设计进行分析和优化的过程，主要用于评估电源噪声和电源干扰对电路性能的影响，从而优化电源设计。法动科技采用领先的三维全波电磁仿真技术和频域/时域电路仿真算法，可以帮助工程师进行仿真分析，优化封装及电路板设计，并与业界领先的封装及电路板设计环境进行无缝集成，为广大的设计人员提供高精度分析服务。

设计流程

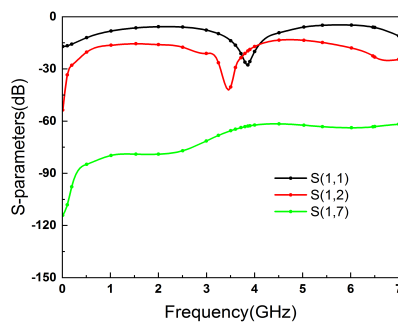


电路仿真

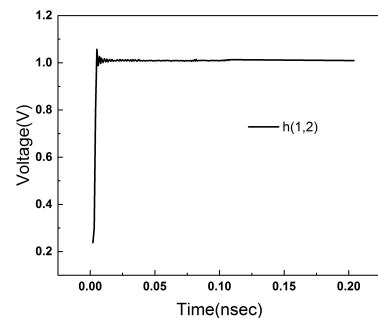
本案例介绍了采用法动科技的SuperEM[®]对封装及电路板中的信号线仿真电磁特性、提取参数，使用FDSPICE[®]进行时域仿真的流程。软件界面易于上手，可快速完成建模仿真，可满足用户对设计进行信号完整性分析的需求。



SI电磁仿真示意图



S参数曲线



TDR-电压结果

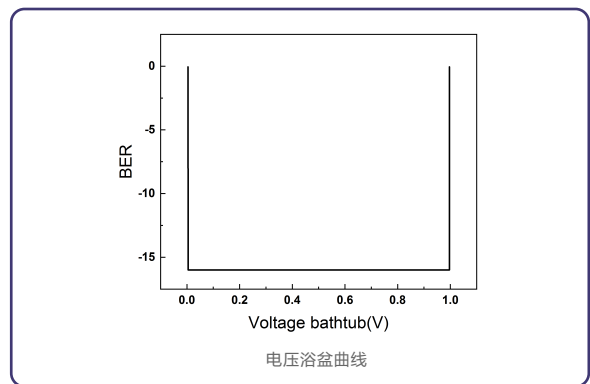
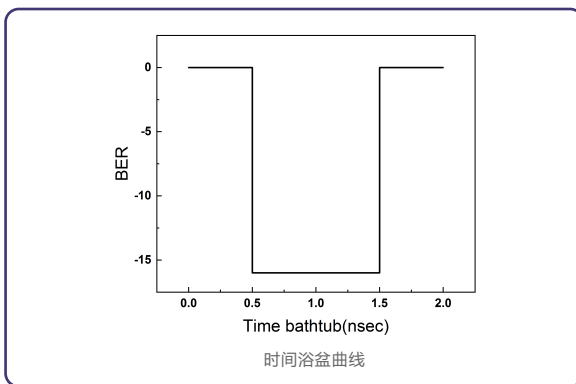
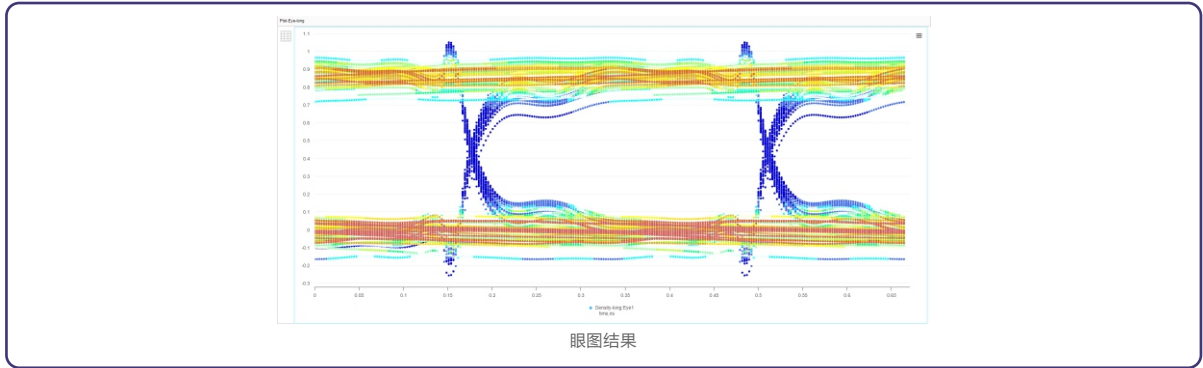


信号及电源完整性解决方案



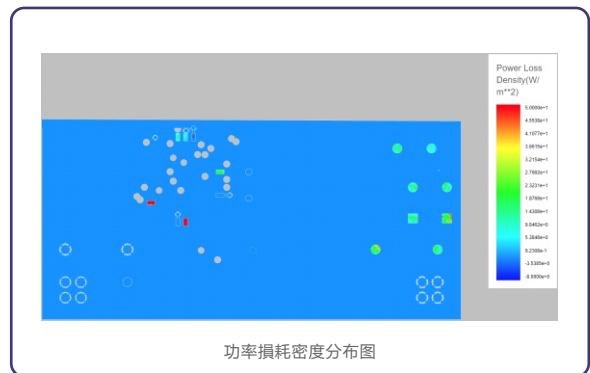
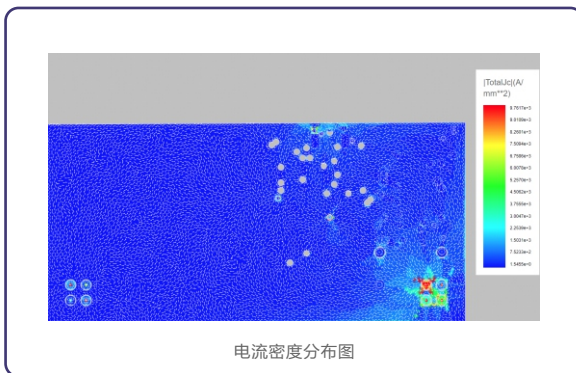
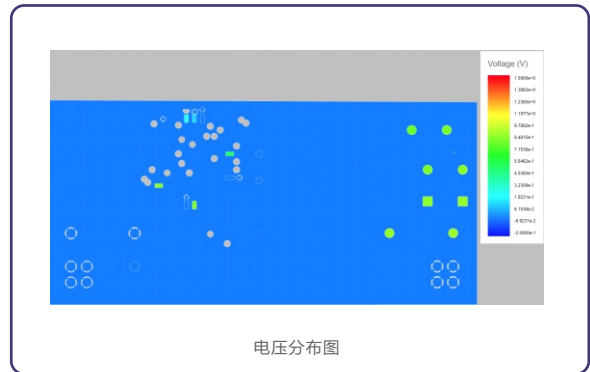
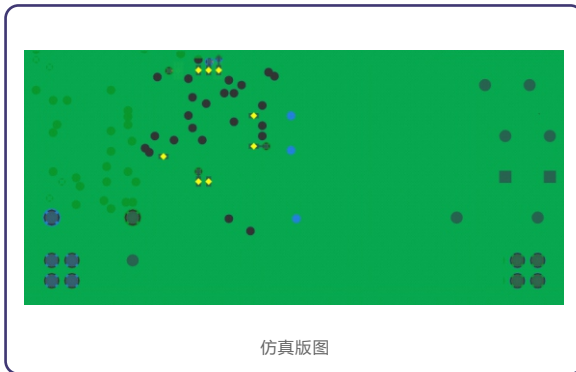
法动EDA系列解决方案

Faraday Dynamics



IR Drop

本案例介绍了采用法动科技SuperEM[®]对PCB中的电源和地网络仿真IR Drop的流程。软件与业界领先的PCB设计环境进行无缝集成，可以快速读取设计数据，并进行设置仿真，可满足用户进行IR Drop分析的需求。



地址：杭州市钱塘区经济开发区白杨街道6号大街452号
 电话：0571-88979233
 邮编：310018
 网址：www.faradynamics.com

